

# 数字逻辑电路实验 A 教学计划

## (修订一)

周次	内容	实验模式	学时	教材
06	组合逻辑电路	集中授课	3	第 1、2、3 章
07		集中授课	3	
08	可编程数字逻辑设计基础	集中授课	3	第 2、7 章
09	开放			
10	时序逻辑电路	集中授课	3	第 4 章
11		集中验收	3	
12		集中验收	3	
13	开放			
14	FPGA 时序逻辑设计	集中授课	3	第 4、7 章
15		集中验收	3	
16	FPGA 系统设计	集中授课	3	第 6、7 章
17		集中验收	3	
18	期末考试	集中上课	3	

