

EP1C3T144C8 芯片引脚对照表

实验板标注	芯片引脚号	芯片功能	模块接插件
P1	73	I/O	J51_11
P2	72	I/O	J51_12
P3	71	I/O	J51_13
P4	70	I/O	J51_14
P5	69	I/O	J51_15
P6	68	I/O	J51_16
P7	67	I/O	J51_17
P8	62	IO/DPCLK	J51_18
P9	61	I/O	J51_19
P10	60	I/O	J51_20
P11	59	I/O	J51_21
P12	58	I/O	J51_22
P13	57	I/O	J51_23
P14	56	I/O	J51_24
P15	55	I/O	J51_25
P16	54	I/O	J51_26
P17	53	I/O	J51_27
P18	52	I/O	J51_28
P19	51	I/O	J51_29
P20	50	I/O	J51_30
P21	49	I/O	J51_31
P22	48	I/O	J51_32
P23	47	IO/DPCLK	J51_33
P24	42	I/O	J51_34
P25	41	I/O	J51_35
P26	40	I/O	J51_36
P27	39	I/O	J51_37
P28	38	I/O	J51_38
P29	37	I/O	J51_39
P30	36	I/O	J51_40
P31	35	I/O	J51_41
P32	34	I/O	J51_42
P33	33	I/O	J51_43
P34	32	I/O	J51_44
P35	31	I/O	
P36	5	I/O	
P37	4	I/O	

P38	3	I/O	
P39	2	I/O	
P40	144	I/O	
P41	143	I/O	
P42	142	I/O	
P43	141	I/O	
P44	140	I/O	
P45	139	I/O	
P46	134	IO/DPCLK	
P47	133	I/O	
P48	132	I/O	
P49	131	I/O	
P50	130	I/O	
P51	129	I/O	J52_30
P52	128	I/O	J52_29
P53	127	I/O	J52_28
P54	126	I/O	J52_27
P55	125	I/O	J52_25
P56	124	I/O	J52_25
P57	123	I/O	J52_24
P58	122	I/O	J52_23
P59	121	I/O	J52_22
P60	120	I/O	J52_21
P61	119	IO/DPCLK	J52_20
P62	114	I/O	J52_19
P63	113	I/O	J52_18
IO/GSR2	76	I/O	J51_8
IO/CLK1	82	IO/DPCLK	J51_4
IO/CLK2	79	I/O	J51_5
IO/CLK3	78	I/O	J51_6
IO/GSR1	77	I/O	J51_7
IO/GTS1	75	I/O	J51_9
IO/GTS2	74	I/O	J51_10
Clk	16		

备注:

- 1、所有插孔的引出均没有连接对象，需要用户根据自身需要自行连接。
- 2、FPGA 第 16 脚为全局时钟输入，连接至下载板上的时钟选择跳线