

EP3C5E144C8 管脚分配表		
器件	器件管脚	FPGA 管脚
独立按键	1	10
	2	11
数码管 1	D	53
	C	52
	B	51
	A	50
数码管 2	D	59
	C	58
	B	55
	A	54
数码管 3	D	66
	C	65
	B	64
	A	60
数码管 4	D	70
	C	69
	B	68
	A	67
行列式键盘	Col3	1

	Col2	144
	Col1	143
	Col0	442
	Row3	7
	Row2	4
	Row1	3
	Row0	2
点阵 LED 行扫描信号	C	121
	B	124
	A	125
点阵 LED 列扫描信号	DATA	126
	STCP	127
	SHCP	128